

 Not Actual Photo YIC International Co., Limited. Image may be representation. See specs for product details.	LP2996MRX
	Número de pieza del fabricante: LP2996MRX
	Fabricante / Marca: N/A
	Parte de la descripción: IC REGULATOR DDR TERM 8SOPWRPAD
	Estado de RoHS: Contiene plomo / RoHS no conforme
	Condición de stock: New original, 2309 pcs Stock Available.
	Nave de: Hong Kong
Manera de envío: DHL/Fedex/TNT/UPS/EMS	

Presupuesto	
Número de pieza	LP2996MRX
Fabricante	N/A
Descripción	IC REGULATOR DDR TERM 8SOPWRPAD
Categoría	Circuitos integrados (CI) > PMIC - Gestión de energía -
Estado de la pieza	2309 pcs Stock
Suministro de voltaje	2.2 V ~ 5.5 V
Paquete del dispositivo	8-SO PowerPad
Serie	-
embalaje	Tape & Reel (TR)
Paquete / Cubierta	8-PowerSOIC (0.154", 3.90mm Width)
Temperatura de funcionamiento	0°C ~ 125°C
Tipo de montaje	Surface Mount
Suministro de corriente	320µA
aplicaciones	DDR Terminator

--

Usted también puede estar interesado

en:  Not Actual Photo YIC International Co., Limited. LP2996MR/NOPB N/A IC DDR TERMINATION REG 8SOPWRPAD	 Not Actual Photo YIC International Co., Limited. LP2996MRX/NOPB N/A IC REGULATOR DDR TERM 8SOPWRPAD	 Not Actual Photo YIC International Co., Limited. LP2996MR/NOPB SO8 POWERPAD TI	 Not Actual Photo YIC International Co., Limited. LP2996MX NS LP2996MX NS
 Not Actual Photo YIC International Co., Limited. LP2996MRX/NOPB IC TI TI SOP8	 Not Actual Photo YIC International Co., Limited. LP2996MR/NOPB IC TI TI SOP-8	 Not Actual Photo YIC International Co., Limited. LP2996MREVAL N/A BOARD EVALUATION LP2996MR	 Not Actual Photo YIC International Co., Limited. LP2996MRX/NOP TI/NS TI/NS SOP

LP2996MRX Palabra clave

Más

LP2996MRX	Hoja de datos LP2996MRX	Hojas de datos LP2996MRX	LP2996MRX PDF	LP2996MRX
LP2996MRX electrónico	Componentes LP2996MRX	Distribuidor LP2996MRX	Imagen LP2996MRX	Parte LP2996MRX
Precio LP2996MRX	Fabricante LP2996MRX	Imagen LP2996MRX	Stock LP2996MRX	Inventario LP2996MRX
LP2996MRX Nuevo	LP2996MRX Original	LP2996MRX garantizado	LP2996MRX RFQ	LP2996MRX Orden en línea